

Herr Gianni Pucillo (Italienische Nationalität)

BERUF Softwareentwickler

BEVORZUGTER JOB Hightech-Softwareentwicklung

ARBEITSERFAHRUNG

Mai 2024 – Juli 2024
 Mai 2023 – November 2023

Software Engineer

Brunel's employee – working on project at BCS – Lower Saxony, Germany

Software Metrics als internes Tool von BCS

- Tools: nodeJS, bugzilla, grunt, npm, Visual Studio Code
- Programmiersprache: javascript
- Integration: Visual Studio 2017, Eclipse, PyCharm
- Weitere Stichwörter: SVN, CVS, Github, software metrics, Understand

Sektor Software engineering

November 2023 – April 2024

Embedded Software Engineer

Brunel's employee – working on project at BCS – Lower Saxony, Germany

Embedded Software-Entwickler für die Entwicklung von Treibern für militärische Kunden für Hochgeschwindigkeitsvideoanwendungen

- Tools: Petalinux (Xilinx), Linux Ubuntu, Eclipse, Git
- Programmiersprache: C
- Hardware: Zynq UltraScale+ MPSoC ZCU102, Enclustra Mercury+ XU7 Xilinx Zynq UltraScale+ MPSoC-Modul

Sektor Software engineering

November 2022 – April 2023

Software Engineer

Brunel's employee – working on project at BCS – Lower Saxony, Germany

Bahnkunde: entwickelte 3 XML-Data compiler für 3 Objekt-Controller

- Tools: Visual Studio 2017, CVS, Code Analyzer, StyleCop
- Programmiersprache: C#
- Weitere Stichwörter: XML-Bibliothek für C#

Sektor Software engineering

Juli 2022 – Oktober 2022

Software Engineer

Brunel's employee – working on project at BCS – Lower Saxony, Germany

Bahnkunde: RaSTA-Software im Zusammenhang mit Objekt-Controllern

- Tools: Eclipse, CVS
- Programmiersprache: C
- Weitere Keywords: RaSTA, MisraC, SIL und CENELEC-Standards

Sektor Software engineering

Januar 2022 – Juli 2022

Embedded Software Engineer

Brunel's employee – working on project at Siemens Mobility – Prague – Czech Rep.

Core-Anwendungsentwickler für die Zugsteuerung von Siemens

Beschreibung: Entwicklung neuer Funktionen für den Doppel-Touchscreen des Fahrers. Nachgewiesene SDLC-Kenntnisse, insbesondere im Bereich Anforderungserfassung und Definition technischer Spezifikationen

- Tools: Windows 3.11, VMWare, Borland C/C++-Compiler 4.52, SAP, MKS
- Programmiersprache: Toolbook 1.5 und OpenScript-Sprache von Asymetrics, C/C++
- Hardware: Windows 10-Computer
- Weitere Stichwörter: Regression Testtraining

Sektor Software engineering

Oktober 2021 – Dezember 2021

Embedded Software Engineer

Brunel's employee – working on project at Siemens Mobility – Prague – Czech Rep.

Entwickler embedded Software für die Zugsteuerung von Siemens

Beschreibung: Treiberentwicklung für ein von Alstom hergestelltes Notrufastengerät. Nachgewiesene Projektmanagement- und Softwarearchitektur-Fähigkeiten, die über die Softwareentwicklung hinausgehen.

- Tools: Atollic TrueSTUDIO, STM32 mit Debian Linux, C/C++, Assembler, Bash, Gittlab, Ubuntu OS & Windows 10, VMWare und VirtualBox
- Programmiersprache: C
- Hardware: Gerät mit STM32 und Yocto Linux
- Weitere Stichwörter: zwei Schulungen zum 4. Abschnitt der Elektro Zertifizierung, Microsoft VISIO, Jira, Confluence & SharePoint

Sektor Software engineering

Juli 2020 - September 2021

Selbstständiger

- Verbesserung der Italienisch-, Englisch- und Deutschkenntnisse durch Einzelunterricht
- Lernen und Analysieren von Full-Stack-Frameworks und deren Zusammenschaltung:
 - Mainframe
 - Webtechnologien
 - Low-Level-Software
 - 2D- und 3D-Computergrafik
- Entwicklung eines neuen Produkts im Rahmen von Full-Stack Web Technologies

Sektor Software engineering/Semiconductor/Mainframe/Computing/IT

April 2019 – Juni 2020

CA Technologies in Prague (Broadcom) - R&D Senior Software Engineer

- Senior Player in SAFe- und DevOps-Teams
- Mitwirkender beim Öffnen des Zowe-Projekts von Mainframe und des Eclipse-Che-Projekts von Eclipse Foundation
- Mitwirkender am CA Endevor-Produkt und -Team
- Entwicklung von Tools für IBM z / OS-Mainframe-Entwickler
- Letzte Erkenntnisse in HLASM & COBOL, Back-End- / Front-End-Tools, neuesten Webtechnologien usw.
- Verdienener des [Foundations for Mainframe Development](#): z/OS, JCL, REXX, Assembler, Design thinking, Agile and Design thinking, TPX, TSO/ISPF, etc.

Sektor Mainframe/Computing/IT

Januar 2014 – April 2019

Software Analyst und Entwickler, Unabhängiger Auftragnehmer

- **IoT und Eingebettetes System:** Verbesserung von Kenntnissen und Fähigkeiten, Aktualisierung auf die neue Hardware, Software und OS/RTOS-Technologien, kleine Projekte entwerfen und realisieren
- **3D/2D Grafik und DSP:** kleine Beratung und Entwicklung von Webanwendungen
- **Hard/Soft skills** Theorien und Anwendungen: SDLC, Richtlinie, Protokoll, Standard, usw.

Sektor Computing/IT/Semiconductor

April 1995 – Januar 2014

Software Analyst und Entwickler, Unabhängiger Berater und Auftragnehmer

Einige der wichtigsten von mir entwickelten Softwarelösungen:

- 1992 - 2014: real-time interactive [3D scene graph engine und ROS](#) für VEGA Space Launcher Virtual Reality Simulator: DOS und Windows
- 1996 - 2013: [embedded system](#) firmware Entwicklung, RTOS und PC Anwendungen für SCADA-Systeme: DOS, Windows, MON186, µC/OSII, OpenAT
- 2002 – 2007: Listen & Locate ([LandL](#)) für polizeiliche Ermittlungen. Entwickelt unter Windows mit Kartennavigation; Multi-GPS und Multi-GSM, Diktiergerät, Konversationstranskription, Multithread, usw.
- 1995 - 2014: real-time interactive [3D scene graph engine und ROS](#) Anwendung für Virtual und Augmented Reality 3D-Skript: DOS und Windows, LabVIEW, Mathematica, Matlab, Maple
- 1996 – 2008: [SirioCL](#) Chrominanz und Luminanzmessung anstelle eines Spektrophotometers

- 1995 – 1999: MGA-K2D: 2D-Grafikbibliothek mit Echtzeit-Grafikskriptsprache für die Matrox MGA-Grafikkarte unter DOS und LynxOS

Sektor Computing/IT/Semiconductor/Aerospace/Automation

Dezember 1984 – März 1995

Produktmanager, Produktspezialist, Software Analyst und Entwickler, Hardwarewartung, Feldanwendungstechniker

3G-electronics MATROX ITALY und vier verschiedene Arbeitgeber in Rom, Mailand und im Hinterland

Viele Lern- und Arbeitserfahrungschancen, auf "hard-skills" und auf "soft-skills". Arbeitete und beeinflusste große Industrieunternehmen (zB Matrox, Mitsubishi, Hitachi, JVC, etc.), die in der Entwicklung der "Term3D mehrstufigen 3D-Grafik-Raketensimulation" -Anwendung für BPD Defence and Space (ELV, Avio-Spacelab in Colleferro, Rom) gipfelten, meine eigene Firma gründen Meetings, Kurse, autonome Studien, Technologie-Leidenschaft, führt mich in die ganzheitliche Denkweise der Hardware- und Software-Beziehung

Sektor Import, Vertrieb und technische Unterstützung von High-Level-IT-Produkten.

PERSÖNLICHE FÄHIGKEITEN

Sprachen	VERSTEHEN		SPRECHEN		SCHREIBEN
	Hören	Lesen	Gesprochene Interaktion	Gesprochene Produktion	
Englisch	Gut	Erweiterte	Gut	Gut	Erweiterte
Deutsche	Erweiterte Grundkenntnisse				
Französisch	Gut	Erweiterte	Gut	Gut	Erweiterte
Tschechische	Anfänger				
Spanisch	Erweiterte Grundkenntnisse				
Italienisch	Muttersprache				

Kommunikation	Ein sehr gutes Kommunikationsniveau, das auch auf dem "soft-skills" Wissen basiert
Organisatorisch und leitend	<ul style="list-style-type: none"> ▪ Kenntnisse von Agile als Teamplayer und Anwendung von SCRUM, V-Model, TDD, Kanban, Wasserfall ▪ CASE-Tools wie Projektmanagement, UML, Mind Mapping, BT, IT, VCS, CMS usw. ▪ Ad-hoc-Software-Utilities anstelle von großen CASE-Tools, Organisatoren, PDAs, Planern usw.
berufsbezogene Fähigkeiten	Erhebliche Erfahrung und gründliches Wissen in der Hardwarewartung und in Büro- und Produktivitätssoftware, breite kennen gegenüber Elektronikproblemen
Andere Fähigkeiten	Gute manuelle Geschicklichkeit in der Routinewartung, insbesondere bei elektrischen/elektronischen Aufgaben
Führerschein	B

SCHUL-UND BERUFSBILDUNG

September 1979 – Juli 1984

Experte für Elektronik und Informationstechnologie

Abitur an der Technischen Versuchsanstalt "Claudio Varalli" in Bollate (Mailand)

ZUSÄTZLICHE INFORMATION

- Publikationen**
 - *Born from cathodic protection* (Geboren aus kathodischem Schutz); JCE Group - Industrial Automation, Mailand, 2003
 - *Interactive prototype* (Interaktiver Prototyp); JCE Group - Industrial Automation, Mailand, 2003
 - *One application, three monitors* (Eine Anwendung, drei Monitore); JCE Group - Industrial Automation, Mailand, 2004
 - *Beyond the spectrophotometers* (Jenseits der Spektralphotometer); JCE Group – PuntoMIL, Mailand, 2004
- Präsentationen**
 - ENEA, Robotic department, Rom, 2006: *VisProject: a real-time interactive full graphic 3D processor and simulator* (ein Echtzeit-Interactive-Full-Grafik-3D-Prozessor und Simulator)
 - Brunel Car Synergies, Hildesheim, 2023: *Metrics, measuring the quality of the software*

ANHÄNGE

- Skills and knowledge (*Allgemeine Liste von Fertigkeiten und Wissen*)
- Skills and Knowledge in Electronics (*Geschick und Wissen in der Elektronik*)

Andere Informationen

- Weitere Details (in Englisch) finden Sie unter : giannipucillo.it/career

PERSÖNLICHE ANGABEN

Gianni Pucillo

Hildesheim, Lower Saxony, Germany

IT +39.347.6456.321 DE +49.1523.6203.396

e-mail: career@giannipucillo.it – giannipucillo@gmail.com

career website: giannipucillo.it/career

skype: gianni.pucillo – LinkedIn: [giannipucillo](#)

Skills and Knowledge

- **Application developed:** 6 languages software metrics, [3D scene graph and ROS](#), [embedded software](#), [OpenGL script & interpreter](#), SCADA, DSP, firmware, police investigation
- **Algorithm and API developed:** OTA programming, data persistence, nesting, collision detection, direct and inverse kinematics, multi-tasking, VRML parser, 3D object reconstruction, File Systems, NoSQL databases, etc.
- **Libraries & drivers, interfaces, COTS, utilities developed:** Hitachi photo-printer, Mitsubishi sublimation color printer, JVC high-definition color camera; MOS Technology 6502 compiler; high-resolution CRT color monitor calibration probe; 2D **graphic SDK** (MGA-K2D) and 3D/OpenGL graphic SDK
- **Languages, interfaces, protocols, standards, guidelines, buses:** C, Assembler, WebAssembly, C#, C++, ADA, Java, Android, Kotlin, Perl, Python, VBA, Fortran, Basic, Pascal, Prolog, IBM Cobol, REXX, IBM JCL; DPMI, DMA, PIO, interrupt handling, multi-thread; IPC; Maple 8 and Wolfram Mathematica 5; 3DS, IGES; TCP/IP, UDP/IP, CSS/HTML, *JSON*, *NodeJS*, *Npm*, *React & Native*, VRML, LaTeX, XML, SMTP, socket & winsocket; SQL, NoSQL; MongoDB, Access, Postgres; RS232/RS485, GSM and GPS; MIL-STD-1553, ARINC 429, Spacewire, CAN, SPI, I²C, MVB, Modbus, UART, USB, Ethernet, IEEE-488 (GPIB), SCSI; Bluetooth & BLE, WiFi, RFID & IR; Swagger; MEAN, MERN; OpenScript by Asymetrics
- **Libraries and scripting languages:** Microsoft XML, libpcap & winpcap, 3D SXCI Matrox library, Silicon Graphics OpenGL/GLU; Canvas 2D, SVG, ThreeJS, WebGL, Matrox's imaging, video, 3D and 2D graphic libraries; Prof-UIS GUI; Halo graphic; Microsoft SDK, MFC, STL; MapPoint and Navigator [maps](#); Javascript, Typescript; REST/API, SaaS; DOS batch; UNIX/LynxOS vi, bash, sh, sed, grep, Grunt, etc.
- **Models, paradigm, methodologies, concepts:** MisraC, CENELEC, ISO/OSI, V-Model, W-Model, DDD, TDD, BDD, CI & CD, Agile Scrum & Kanban, DevOps, Software Testing (regression and smoke), Waterfall, project management, software architecture, requirements gathering, changing and management, technical specification definition, etc.
- **SDLC tools:** Atollic TrueSTUDIO, Eclipse; Arduino IDE; Qt, IntelliJ, GPS; ESP-IDF; Metaware, Intel, VScode, Theia, Visual Studio C/C++ & .NET up to 2019, StyleCop, Code Analyzer, Wavecom OpenAT, Watcom C/C++; Zworld DynamicC; AMD/Falcom MON186; Microsoft and Pharlap Assembler; cMake, Ant, Maven, Gradle, command line build & debug tools, GCC, GDB, script & batch files, makefile, local and remote debugging; [LabVIEW](#) CGI, VI and C interface; Cygwin, MinGW; GIT, SVN & CVS; MantisBT, Bugzilla, Wolken, Redmine; Jenkins; IBM Rhapsody, IBM DOORS & RM, UML, ER modeling, UMLet, MagicDraw, SmartDraw, EdrawMax; Rally, JIRA, Podio; Doxygen; IBM 3270 terminal emulator; CA Endeavor; XDC, TSO/E, ISPF, SMP/E; Zowe; JUnit, Jest, CUnit, Borland C/C++ compiler 4.52; Toolbook 1.5; MKS
- **Hardware, µProcessor & µController, GPU, SoC, SBC, OBC:** Zynq UltraScale+ ZCU102, Enclustra Mercury+ XU7 Xilinx Zynq UltraScale+, STM32, Raspberry Pi, Espressif ESP32, Rabbit Semiconductor R3000, ARM; LP3500 and [RCM3700](#); AMD186ES; Falcom, Wavecom, Siemens, Ericsson intelligent GSM/GPS/GPRS; Z80, MOS Technology 6502; Intel x86; Matrox MGA graphic chip series (Titan, Athlas, Dubic, Athena, Storm, MGA-2064W formally Millennium, [non disclosure agreement](#)); S3 Graphics chip series; Matrox's 3D, Image and Video boards; [JVC's highres](#) cameras; AT, VESA, MCA, PCI Bus; NI I/O boards [AT-DIO-32F](#), [RT7030 OBC](#) with 6533 I/O module; Intel 8255 and MCS-48; TIGA TMS34010 and TMS34020 graphic processors; *FPGA & Verilog & VHDL*
- **Electronics equipment, peripheral, IC blocks, datasheet:** timers, ADC, DAC, PWM, sensors, motors, encoder, CAN transceiver, transducers, PLC, ... [more](#)
- **Operating Systems, networks, clouds:** IBM z/OS, MS Windows from 3.11, FreeRTOS, RTEMS, LynxOS X11, Petalinux, Debian embedded, Raspbian, Linux (Ubuntu, Mandrake, Red Hat, Suse, Kodi, Debian, Kali) and LFS, VMWare, VirtualBox, Micrium µC/OS-II, CP/M, IBM PC DOS, MS-DOS, Pharlap and Rational DOS Extender, IBM OS/2; 10NET, Novell; Apple II & III, Macintosh "classic" MacOS; Commodore, Amiga, Olivetti P6060; IBM AS400 & System 35; Digital PDP11; AWS (Alexa/Echo dot skills)
- **High-tech software applications:** Understand, CA Endeavor SCM, ProjectLibre and MS Projects; MS Visio; Confluence, SharePoint; SAP; Freemind; Altia; [Matlab](#); [Maple](#); [LabVIEW](#) & [LabVIEW RT](#); [Mathematica](#); Autocad and 3D-Studio, Unity 3D, Unreal Engine, Blender, Crystal Graphics Topas and Topas Professional ([March](#) and [July](#) congratulation fax), Caddy, Cadence, Microstation, ComputerVision, Nemetschek Allplan, 3D-Designer, Arc+, Kinetix 3D Studio Max, Ziegler Signalys DSP, Twine, OrCAD
- **Most important business entities:** Brunel, BCS, IBM, **Matrox**, Broadcom Mainframe, Siemens Mobility, Sirio Panel, **BPD Defence and Space**, Fiat Auto, **Fiat Avio**, **ELV** (European Launch Vehicle), Avio-Spacelab, Minardi F1, Ansaldo, Mitsubishi, Hitachi, JVC, Autodesk, Wolfram Research Italia, National Instruments, Crystal Graphics, Altia, Gilardoni, Maplesoft, Nemetschek, Politecnico di Milano, Esercito Italiano, Marconi Group, Zworld, Falcom, Wavecom, Siemens, Ericsson, Olivetti, Intel, S3 Graphics, Philips
- **Software applications:** Excel (spreadsheet), Word (word processor), PowerPoint (presentation), video editing, picture editing, database, web editors, Apple II/III and Macintosh system and office software products

Skills and Knowledge in Electronics

- Certificate of professional qualification in electrical engineering of [Decree No 50/1978](#) of the Czech Office for Occupational Safety and the Czech Mining Authority, Section 4
- small PCB design and realization also using Electronics CAD
- reading schematics & device datasheets; worked with JTAG and older CPU emulator probes
- use of lab instrumentation such as oscilloscope, wave generator, logic analyzer, digital/analog multimeter
- support and repairing of Matrox graphics boards
- designed and prototyped analog and digital cables like RS232, RS485; ad hoc I/O cable to connect intelligent GSM, Z80, RCM3700 and LP3500, SBCs, Raspberry PI, ESP32, CAN transceiver, GPS; graphic boards' cables and switches
- maintenance of AT, VESA, MCA, PCI and other expansion boards for PC
- 40-wire parallel cable designed to interface National Instruments [AT-DIO-32F](#) and Intel 8255 based boards, to ELV I/O boards (VEGA launcher project), designing and implementing a bespoke 32 bit parallel high-speed data transmission
- Three-roller calender for metal pipes manufacturing, based on MOS Technology 6502 microprocessor, with rotary and linear encoders and two motors for each roller
- Ultrasound soldering machine for plastic materials (6502 based) with motorized soldering head, head pressure sensor, time based ultrasound emission
- X-ray photograph conveyor belt (6502 based) equipped with rotary and linear encoders, backlighted panel and two motors
- PROM-EPROM-EEPROM programming and substitution; microprocessor and integrated circuit handling such as memory upgrades, coprocessor installation, etc.
- mounting and maintenance of PC keyboards and 6502 based PLC